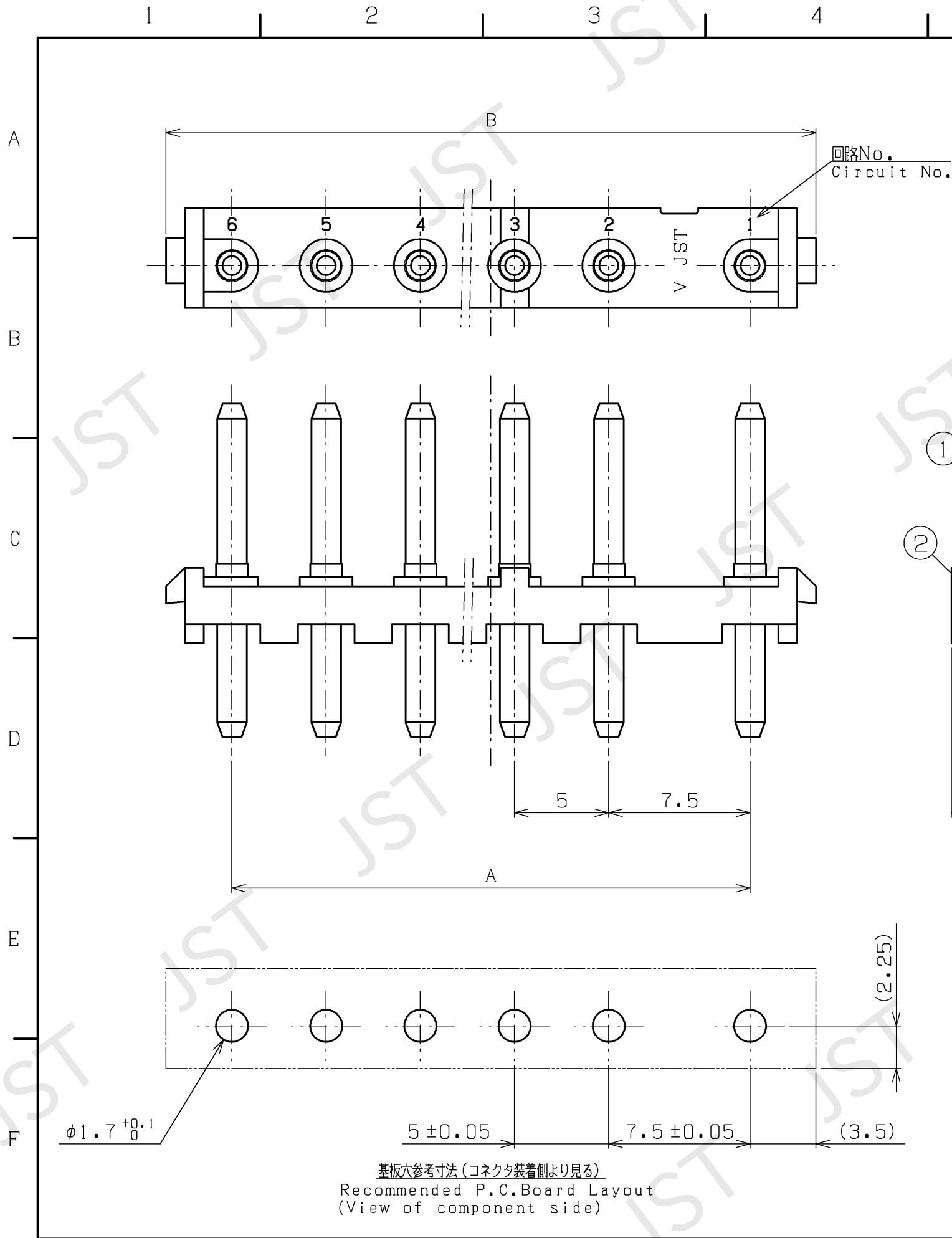


THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO J.S.T. AND SHALL NOT BE USED OR ADAPTED, COPIED, OR PUBLISHED WITHOUT WRITTEN PERMISSION. IN THE EVENT THAT THERE ARISE ANY DOUBTS OR CONTROVERSIES BETWEEN JAPANESE AND ENGLISH EXPRESSION, THE JAPANESE TEXT SHALL PREVAIL.



改訂 REV.	変更事項 DESCRIPTIONS	年月日 DATE	0
△			

- NOTE
- 1. 指定公差: ± 0.3
 - 2. 基板の穴ピッチの公差は累積しないこと。
- NOTE
- 1. Unless otherwise specified, tolerances are ± 0.3
 - 2. Tolerance of hole pitch on PCB are not cumulative.

極数 Circuit	形番 Part No.	A	B
4	B04B-DVS-L (LF)	17.5	24.5
5	B05B-DVS-L (LF)	22.5	29.5
6	B06B-DVS-L (LF)	27.5	34.5

2	ベースハウジング BASE HOUSING	PBT (GF強化) PBT (GF)		UL94V-0 ナチュラル NATURAL
1	ピン PIN	銅合金 COPPER ALLOY	すず-銅合金めっき TIN-COPPER ALLOY PLATED	
品番 No.	部品名 PART NAME	材質 MATERIAL	処理 SURFACE FINISH	備考 REMARKS
サイズ SIZE	単位 UNIT	投影法 PROJECTION	作図年月日 DATE	納入先 CUSTOMER
A3	METRIC		JUN. 5.2024	
JST 日本圧着端子製造株式会社 J.S.T. MFG.CO., LTD.			尺度 SCALE	品名 SERIES NAME
			4:1	DV コネクタ DV CONNECTOR
				形番 PART No.
				B () B-DVS-L (LF)
			図番 DRAWING No.	KRD-55535
				R0